

## 対応デバイス

(注. LPTポートの無いPCでは使用できません。)

1. シリアルEEPROM  
(93Cxx, 24Cxx, 25Cxx)
2. PIC (icprog, WinPIC)
3. AVR (PonyProg, AVRdude)
4. PSoC (CYP)
5. ARM, ColdFire, MSP430
6. V850, SH2
7. FPGA, CPLD (Xilinx, Altera, Lattice)
8. その他

・詳細な使用方法は弊社ホームページから  
"使用例. Xls"をダウンロードして下さい。

## 93CXX (IC - prog) Microwire

(注. Microwireの内、93C56はうまく書込みできません、情報をお寄せ下さい。)

(先頭ワード(0番地)が書込みできません、読み出しはOKです。)

1. 接続 弊社のオプション ADP002を追加するか下記のように接続します。  
プログラマー(CN2) (WILLEPRO) ターゲット(8pin)

Vcc 1	<--->	8 Vdd (電源を供給します)
GND 2, 4	<--->	5 Vss
STB 13	<--->	1 CS
D1 6	<--->	2 SK
D0 5	<--->	3 DI
BUSY 18	<--->	4 DO
		6 ORG

2. DIPSW ALL OFF (デバイスによりVdd (Word)またはGND (Byte)へ)

3. プログラムの入手先 <http://www.ic-prog.com/index1.htm>

IC - Prog本体とNT / 2000ドライバ、必要に応じてHelpfileをダウンロードします。  
上記を解凍して icprog .Exe と icprog .Sys を同一フォルダに格納しておきます。  
インストールは必要ありません。  
(日本語化も可能のようです、お調べください。)

## 24CXX (IC - prog) I2C

1. 接続 弊社のオプション ADP002を追加するか下記のように接続します。

プログラマー(CN2) (WILLEPRO)	ターゲット(8pin)
Vcc 1	<---> 8 Vdd (電源を供給します)
GND 2, 4	<---> 1 ~ 4 Vss
(D0) BUSY 18	<---> 5 SDA
D1 6	<---> 6 SCL
GND 2, 4	<---> 7 WP

2. DIPSW (ON) 6
3. プログラムの入手先 <http://www.ic-prog.com/index1.htm> (93CXXと同じ)

## 25CXX (IC - prog) SPI

1. 接続 弊社のオプション ADP002を追加するか下記のように接続します。

プログラマー(CN2) (WILLEPRO)	ターゲット(8pin)
Vcc 1	<---> 8 Vdd (電源を供給します)
GND 2, 4	<---> 4 Vss
STB 13	<---> 1 CS
BUSY 18	<---> 2 SO
D0 5	<---> 5 SI
D1 6	<---> 6 SCK
	3 WP (Vddへ)
	7 HLD (Vddへ)

2. DIPSW ALL OFF
3. プログラムの入手先 <http://www.ic-prog.com/index1.htm> (93CXXと同じ)

## PIC (IC - prog, WinPIC)

1. 接続 プログラマー(CN2) (AN589)

Vpp 3	<--->
Vcc 1	<--->
GND 2, 4	<--->
ACK 16	<--->
D1 6	<--->

PE 14	-->GNDへ
BUSY 18	-->GNDへ

2. DIPSW (ON) 8
3. プログラムの入手先

IC-prog	前記参照
WinPIC	本家 <a href="http://freenet-homepage.de/dl4yh/f/winpicpr.html">http://freenet-homepage.de/dl4yh/f/winpicpr.html</a>
	日本語 <a href="http://feng3.cool.ne.jp/winpic/">http://feng3.cool.ne.jp/winpic/</a>

デバイス情報を得るため、MPLABのインストールが必要です。

・WinPICがお勧めです。  
ターゲット(6pin)  
1 Vpp / MCLR  
2 Vdd (電源を供給します)  
3 Vss (ターゲットピンNo.は一般的なものです。)  
4 PGD (ご自身のターゲットに合わせてください。)  
5 PGC  
6 (AUX)

## AVR (PnoyProg, avrdude)

1. 接続 プログラマー(CN2) (STK200)

ACK 16	<--->
Vcc 1	<--->
D4 9	<--->
D5 10	<--->
D7 12	<--->
GND 2, 4	<--->

2. DIPSW (ON) 5, 7 (OFFでも可)

3. プログラムの入手先

PonyProg	<a href="http://www.lancos.com/ppwin95.html">http://www.lancos.com/ppwin95.html</a>
avrdude	<a href="http://www-ice.yamagata-cit.ac.jp/ken/senshu/sitedev/index.php?AVR%2Favrdude03#reaf7e40">http://www-ice.yamagata-cit.ac.jp/ken/senshu/sitedev/index.php?AVR%2Favrdude03#reaf7e40</a>
GIVEIO.SYS	<a href="http://homepage1.nifty.com/jr4qpv/cwt/giveio.htm">http://homepage1.nifty.com/jr4qpv/cwt/giveio.htm</a>
instdrv016.lzh	<a href="http://homepage1.nifty.com/paraffin/software/index.html#INSTDRV">http://homepage1.nifty.com/paraffin/software/index.html#INSTDRV</a>

ターゲット(6pin 3Px2列)  
1 MISO  
2 Vcc (電源を供給します)  
3 SCK (ターゲットピンNo.は一般的なものです。)  
4 MOSI (ご自身のターゲットに合わせてください。)  
5 /RESET  
6 GND

## PSoC (CYP) 弊社のPSoC 24894はプログラムできません。(ソフトが対応していないようです。)

1. 接続 プログラマー(CN2)

Vcc 1	<--->
GND 2, 4	<--->
D0 5	<--->
D4 9	<--->
(D2) ACK 16	<--->

2. DIPSW (ON) 9

3. プログラムの入手先

<http://www.psocdeveloper.com/forums/viewtopic.php?t=521&start=60>

ターゲット(5pin)  
1 Vdd (電源を供給します)  
2 GND (ターゲットピンNo.は一般的なものです。)  
3 XRES (ご自身のターゲットに合わせてください。)  
4 SCLK  
5 SDATA  
ターゲット(5pin)

## MSP430 (MspFet)

1. 接続 プログラマー(CN2) (FET direct access ターゲット(14pin))

Vcc 1	<--->	2 Vcc (電源を供給します)
GND 2, 4	<--->	9 GND
D0 5	<--->	3 TDI
D1 6	<--->	5 TMS
D2 7	<--->	7 TCK
STB 13	<--->	11 RST
PE 14	<--->	1 TDO
INIT 17	<--->	8 (TST) (必要に応じて)

3. プログラムの入手先

CQ出版社 「トランジスタ技術2007.1月号」付録CD - ROM  
ダウンロード <http://kurt.on.ufanet.ru/>

## ColdFire (CodeWarrior)

1. 接続 (Parallel BDM)

プログラマー (CN2)		ターゲット (BDM 26pin)
Vcc 1	<--->	9, 25 Vcc (電源を供給します)
GND 2, 4	<--->	3, 5, 11, 20, 23 GND
D3 5	<--->	7 RSTI
BUSY 18	<--->	10 DSO
D2 7	<--->	2 -BKPT
D1 6	<--->	4 DCLK
D0 5	<--->	8 DSI
ACK 16	<--->	12, 13, 14, 15 ALLPST

2. DIPSW ALL OFF

### 3. プログラムの入手先

CQ出版社「インターフェース2009.9月号」付録CD - ROM。  
評価版 <http://www.freescale.com/webapp/sps/site/homepage.jsp?nodeId=012726>

## ARM (Open OCD)

1. 接続 (Wiggler)

プログラマー (CN2)		ターゲット (JTAG 20pin)
Vcc 1	<--->	1, 2 Vref (電源を供給します)
D1 6	<--->	7 TMS
D2 7	<--->	9 TCK
D3 8	<--->	5 TDI
D4 9	<--->	15 nSRST
(ACK 16	<--->	11 RTCK)
BUSY 18	<--->	13 TDO
/D0 20	<--->	3 nTRST
GND 2, 4	<--->	4, 6, 8, ..., 20 GND

2. DIPSW 2

### 3. プログラムの入手先

Cygwin [setup.exe](http://www.cygwin.com/) <http://www.cygwin.com/>  
OpenOCD [yagarto-tools-20091223-setup.exe](http://www.yagarto.de/) <http://www.yagarto.de/>  
ARM Toolchains [arm-2010q1-188-arm-none-eabi.exe](http://www.codesourcery.com/sqpp/lite/a) <http://www.codesourcery.com/sqpp/lite/a> <http://homepage1.nifty.com/jr4qpv/cwt/giveio.htm>  
Driver [GIVEIO.SYS](http://homepage1.nifty.com/jr4qpv/cwt/giveio.htm) <http://homepage1.nifty.com/jr4qpv/cwt/giveio.htm>  
Installer [instdrv016.lzh](http://homepage1.nifty.com/paraffin/software/index.html#INSTDRV) <http://homepage1.nifty.com/paraffin/software/index.html#INSTDRV>  
Insight [insight-6.1.tar.bz2](ftp://sources.redhat.com/pub/qdb/releases/insight-6.1.tar.bz2) <ftp://sources.redhat.com/pub/qdb/releases/insight-6.1.tar.bz2>  
OCD commander <http://www.macraigor.com/ocd/cmd.htm>

## Altera (Quartus)

1. 接続 (ByteBlasterMV)

プログラマー (CN2)		ターゲット (10P)
Vcc 1	<--->	4 Vref (電源を供給します)
GND 2, 4	<--->	2, 10 GND
D0 5	<--->	7 TCK
D1 6	<--->	10 TMS
D6 11	<--->	2 TDI
BUSY 18	<--->	4 TDO

2. DIPSW (ON) 0

### 3. プログラムの入手先

Quartus CQ出版社「トランジスタ技術2006.4月号」付録CD - ROM  
Altera社HP [http://www.altera.co.jp/support/software/download/sof-download\\_center.html](http://www.altera.co.jp/support/software/download/sof-download_center.html)

## Lattice (ispVM (ispLEVER))

1. 接続 (HW7265-DL2)

プログラマー (CN2)		ターゲット (10P)
Vcc 1	<--->	1 Vref (電源を供給します)
GND 2, 4	<--->	7 GND
ACK 16	<--->	2 TDO / SDOOUT
D0 5	<--->	3 TDI / SDIN
D2 7	<--->	6 TMS / MODE
D1 6	<--->	8 TCK / SCLK

2. DIPSW (ON) 1 3

### 3. プログラムの入手先

ispVM CQ出版社「デジタル・デザイン・テクノロジー No.1」付録DVD  
(ispLEVER) Lattice社HP <http://www.latticesemi.com/products/designsoftware/ispvmsystem/index.cfm/>

## XILINX (ISE WebPACK (iMPACT))

1. 接続 (Parallel Cable)

プログラマー (CN2)		(6P)	(14P)	ターゲット
Vcc 1	<--->	1	2	Vref (電源を供給します)
GND 2, 4	<--->	6, ..., 13		GND
D2 7	<--->	2	4	TMS
D0 5	<--->	5	10	TDI
D1 6	<--->	3	6	TCK
SEL 19	<--->	4	8	TDO
BUSY 18	<--->			
PE 14	<--->			

2. DIPSW (ON) 3

### 3. プログラムの入手先

ISE WebPACK CQ出版社「デザインウェーブマガジン2007.7月号」付録DVD  
(iMPACT) Xilinx社ホームページ <http://japan.xilinx.com/tools/webpack.htm>

## SH - 2 (特殊電子回路さんのJTAG ICEを使って見ました。)

1. 接続 Altera Cable

プログラマー (CN2)		ターゲット (14P)
Vcc 1	<--->	11 Vref (電源を供給します)
GND 2, 4	<--->	9, 10, 12, 13, 14 GND
D0 5	<--->	1 TCK
BUSY 18	<--->	3 TDO
D1 6	<--->	5 TMS
D6 11	<--->	6 TDI

2. DIPSW (ON) 0 (Altera Cable を使用する場合は)

3. プログラムの入手先 CQ出版社「インターフェース2006.9月号」付録CD-ROM  
<http://www.tokudenkairo.co.jp/jtag/cq7144a.html>

## V850 (特殊電子回路さんのJTAG ICEを使って見ました。)

1. 接続 Altera Cable

プログラマー (CN2)		ターゲット (10P)
Vcc 1	<--->	1 Vref (電源を供給します)
GND 2, 4	<--->	10 GND
D0 5	<--->	2 DCK
BUSY 18	<--->	5 DDO
D1 6	<--->	3 DMS
D6 11	<--->	4 DDI

(1K プルアップ、リセットSW to GND) 6 DRST

2. DIPSW (ON) 0 (Altera Cable を使用する場合は)

### 3. プログラムの入手先

<http://www.tokudenkairo.co.jp/jtag/cq850.html>